



Štefan Krištofík

Domov : Robotnícka 31, 934 01, Levice, Slovensko

E-mail: stefan.kristofik@savba.sk **Telefónne číslo**: (+421) 944366635

Web-stránka: http://www2.fiit.stuba.sk/~kristofik/index_en.html **Discord**: zastaphs#7422

YouTube: <https://www.youtube.com/channel/UCRhyfomMqJwcpGKrInSRFdq>

Rod: Muž **Dátum narodenia**: 03.08.1984 **Národnosť**: Slovenská

PRACOVNÉ SKÚSENOS- TI

[01.01.2013 –
Súčasnú zamestnanie]

Vedecký pracovník

Ústav informatiky SAV https://www.sav.sk/?lang=sk&doc=ins-org-ins&institute_no=60

Adresa: Dúbravská cesta 9, 845 07, Bratislava, Slovensko

Názov oddelenia alebo odboru: Oddelenie inteligentných digitálnych systémov

- spracovanie dát pre strojové učenie, spracovanie obrazu, hlboké učenie
- inteligentní agenti pre rozhodovanie v reálnom čase
- publikačná činnosť

[01.09.2015 –
Súčasnú zamestnanie]

Pedagogicko-vedecký pracovník

Fakulta informatiky a informačných technológií STU https://www.fiit.stuba.sk/upai.html?page_id=584

Adresa: Ilkovičova 2, 842 16, Bratislava, Slovensko

Názov oddelenia alebo odboru: Ústav počítačového inžinierstva a aplikovanej informatiky

- výučba odborných predmetov
- základy počítačového inžinierstva, architektúra počítačov, logické obvody
- vedenie študentských projektov

VZDELÁVANIE A ODBORNÁ PRÍPRAVA

[01.09.1999 – 30.06.2003]

Maturita v odbore: Automatizácia

Stredná priemyselná škola <https://www.spslevice.sk/news.php>

Adresa: Františka Hečku 25, 934 47, Levice, Slovensko

[01.09.2004 – 30.06.2007]

Titul bakalár (Bc.): Počítačové inžinierstvo

Fakulta informatiky a informačných technológií <https://www.fiit.stuba.sk/>

Adresa: Ilkovičova 2, 842 16, Bratislava, Slovensko

Záverečná práca: Návrh sériovo-paralelných kontaktovo-diódových (1,m)-pólov

[01.09.2007 – 28.02.2010]

Titul inžinier (Ing.): Počítačové inžinierstvo

Fakulta informatiky a informačných technológií <https://www.fiit.stuba.sk/>

Adresa: Ilkovičova 2, 842 16, Bratislava, Slovensko

Záverečná práca: Modelovanie porúch pomocou stochastických automatov

[01.09.2010 – 21.08.2015]

Titul philosophiae doktor (PhD.): Aplikovaná informatika

Fakulta informatiky a informačných technológií <https://www.fiit.stuba.sk/>

Adresa: Ilkovičova 2, 842 16, Bratislava, Slovensko

Záverečná práca: Príspevok k architektúram a algoritmom samočinnej opravy pamäti RAM

JAZYKOVÉ ZRUČNOSTI

Materinský(-é) jazyk(y):: slovenčina

Ďalší jazyk:

čeština

POČÚVANIE C2 ČÍTANIE C1 PÍ SOMNÝ PREJAV B2

SAMOSTATNÝ ÚSTNY PREJAV B1 ÚSTNA INTERAKCIA B1

angličtina

POČÚVANIE C2 ČÍTANIE C2 PÍ SOMNÝ PREJAV C1

SAMOSTATNÝ ÚSTNY PREJAV B1 ÚSTNA INTERAKCIA B1

Úrovne: A1 a A2: Základný používateľ; B1 a B2: Samostatný používateľ; C1 a C2: Skúsený používateľ

DIGITÁLNE ZRUČNOSTI

Windows | C/C++ | LaTeX | Microsoft Office | HTML | VHDL | Logisim | Python | Keras | Tensorflow | SQL | Internet, e-mail | OBS Studio | Audacity | Assembler | HDL Designer | pdf | Json | CSV

PUBLIKÁCIE

[2023] **Simple Register Transfer Simulator for Teaching Computer Architecture**

Krištofík, Š., Urban, O.: *Simple Register Transfer Simulator for Teaching Computer Architecture*. In Proc. 15th International Conference on Education and New Learning Technologies (EDULEARN) 2023, s. 3173-3181. <https://doi.org/10.21125/edulearn.2023.0884>

[2022] **Logic Circuits: From Paper To Web**

Krištofík, Š., Langová, A., Řeřicha, S.: *Logic Circuits: From Paper To Web*. In Proc. 14th International Conference on Education and New Learning Technologies (EDULEARN) 2022, s. 4429-4436. DOI: 10.21125/edulearn.2022.1062. <https://library.iated.org/view/KRISTOFIK2022LOG>

[2021]

StarCraft strategy classification of a large human versus human game replay dataset

Krištofík, Š., Kasáš, M., Malík, P.: *StarCraft strategy classification of a large human versus human game replay dataset*. In Proc. Federated Conference on Computer Science and Information Systems (FedCSIS) 2021, s. 137-140. <https://doi.org/10.15439/2021F48>

[2020] **Tool for Diagnosis of Stochastic Automata**

Flochová, J., Krištofík, Š.: *Tool for Diagnosis of Stochastic Automata*. In Proc. 6th International Conference on Event-Based Control, Communication and Signal Processing (EBCCSP), 2020. <https://doi.org/10.1109/EBCCSP51266.2020.9291362>

[2020]

Instance Segmentation Model Created from Three Semantic Segmentations of Mask, Boundary and Centroid Pixels Verified on Glas Dataset

Malík, P., Knapová, K., Krištofík, Š.: Instance Segmentation Model Created from Three Semantic Segmentations of Mask, Boundary and Centroid Pixels Verified on GlaS Dataset. In Proc. Federated Conference on Computer Science and Information Systems (FedCSIS) 2020, s. 569-576. <https://doi.org/10.15439/2020F175>

[2020]

StarCraft agent strategic training on a large human versus human game replay dataset

Krištofík, Š., Kasáš, M., Neupauer, Š., Malík, P.: StarCraft agent strategic training on a large human versus human game replay dataset. In Proc. Federated Conference on Computer Science and Information Systems (FedCSIS) 2020, s. 391-399. <https://doi.org/10.15439/2020F178>

[2020] **AI Architectures for Very Smart Sensors**

Malík, P., Krištofík, Š.: AI Architectures for Very Smart Sensors. In: Mastorakis G., Mavromoustakis C., Batalla J., Pallis E. (eds) Convergence of Artificial Intelligence and the Internet of Things. Springer, Cham. 2020, s. 391-439. https://doi.org/10.1007/978-3-030-44907-0_16

[2018]

Hardware redundancy architecture based on reconfigurable logic blocks with persistent high reliability improvement

Krištofík, Š., Baláž, M.: Hardware redundancy architecture based on reconfigurable logic blocks with persistent high reliability improvement. Microelectronics Reliability. vol. 86, 2018, s. 38-53. <https://doi.org/10.1016/j.microrel.2018.04.010>

[2018]

Enhancement of Fault Collection for Embedded RAM Redundancy Analysis Considering Intersection and Orphan Faults

Krištofík, Š., Malík, P.: Enhancement of Fault Collection for Embedded RAM Redundancy Analysis Considering Intersection and Orphan Faults. Integration, VLSI Journal. vol. 62, 2018, s. 190-204. <https://doi.org/10.1016/j.vlsi.2018.02.015>

[2016] **Built-in self-repair architecture generator for digital cores**

Krištofík, Š., Baláž, M.: Built-in self-repair architecture generator for digital cores. In Proc. IEEE 19th International Symposium on Design and Diagnostics of Electronic Circuits & Systems (DDECS), 2016, s. 1-6. <https://doi.org/10.1109/DDECS.2016.7482448>

[2015]

A Contribution Towards Architectures and Algorithms for Self Repair of RAMs

Krištofík, Š.: A Contribution Towards Architectures and Algorithms for Self Repair of RAMs. In Information Sciences and Technologies Bulletin of the ACM Slovakia, Vol. 7, no. 2, 2015, s. 18-25, ISSN: 1338-6654. <http://acmbulletin.fiit.stuba.sk/vol7num2/kristofik2015.pdf>

[2015] **Generic Self Repair Architecture with On-Line Fault Diagnosis**

Krištofík, Š., Baláž, M., Fischerová, M.: Generic Self Repair Architecture with On-Line Fault Diagnosis. In Proc. IEEE 18th International Symposium on Design and Diagnostics of Electronic Circuits & Systems (DDECS), 2015, s. 279-282. <https://doi.org/10.1109/DDECS.2015.58>

[2015] **Generic Self Repair Architecture with Multiple Fault Handling Capability**

Krištofík, Š., Baláž, M.: Generic Self Repair Architecture with Multiple Fault Handling Capability. In Proc. Euromicro Conference on Digital System Design (DSD), 2015, s. 197-204. <https://doi.org/10.1109/DSD.2015.118>

[2014] **Generic built-in self-repair architectures for SoC logic cores**

Baláž, M., Krištofík, Š., Fischerová, M.: Generic built-in self-repair architectures for SoC logic cores. In Proc. IEEE 17th Int. Symp. on Design and Diagnostics of El. Circ. & Syst. (DDECS), 2014, s. 45-50. ISBN 978-1-4799-4560-3. <https://doi.org/10.1109/DDECS.2014.6868761>

[2013]

Efficient Repair Rate Estimation of Redundancy Algorithms for Embedded Memories

Krištofík, Š.: Efficient Repair Rate Estimation of Redundancy Algorithms for Embedded Memories. In World Congress on Engineering (WCE), Vol. 2, 2013, s. 920-925. ISBN 978-988-19252-8-2. http://www.iaeng.org/publication/WCE2013/WCE2013_pp920-925.pdf

[2013]

Redundancy Algorithm for Embedded Memories with Block-Based Architecture

Krištofík, Š., Gramatová, E.: Redundancy Algorithm for Embedded Memories with Block-Based Architecture. In Proc. IEEE 16th Int. Symp. on Design and Diagnostics of El. Circ. & Syst. (DDECS), 2013, s. 271-274. ISBN 978-1-4673-6134-7. <https://doi.org/10.1109/DDECS.2013.6549832>

[2012]

Repair Analysis for Embedded Memories Using Block-Based Redundancy Architecture

Krištofík, Š., Gramatová, E.: Repair Analysis for Embedded Memories Using Block-Based Redundancy Architecture. In World Cong. on Engineering (WCE), Vol. 2, 2012, s. 906-910. ISBN 978-988-19252-1-3. http://www.iaeng.org/publication/WCE2012/WCE2012_pp906-910.pdf

**KONFERENCIE
A SEMINÁRE**

Programové a organizačné výbory

- 2013-súčasnosť: konferencia IIT.SRC
- 2015-súčasnosť: seminár PAD
- 2016: konferencia DDECS

PRACOVNÉ ZRUČNOSTI

Pedagogické zručnosti

- odborné prednášky, semináre, cvičenia
- vedenie študentských projektov

PUBLIKAČNÁ ČINNOSŤ

Scopus

<https://www.scopus.com/authid/detail.uri?authorId=55817599100>

ORCID: <https://orcid.org/0000-0002-9995-460X>

Počet publikácií: 17

Počet citácií: 25

H-index: 3

Bratislava, 29.02.2024



Štefan Krištofík